

(19) 世界知的所有権機関
国際事務局



PCT



(43) 国際公開日
2006 年 3 月 16 日 (16.03.2006)

(10) 国際公開番号
WO 2006/027916 A1

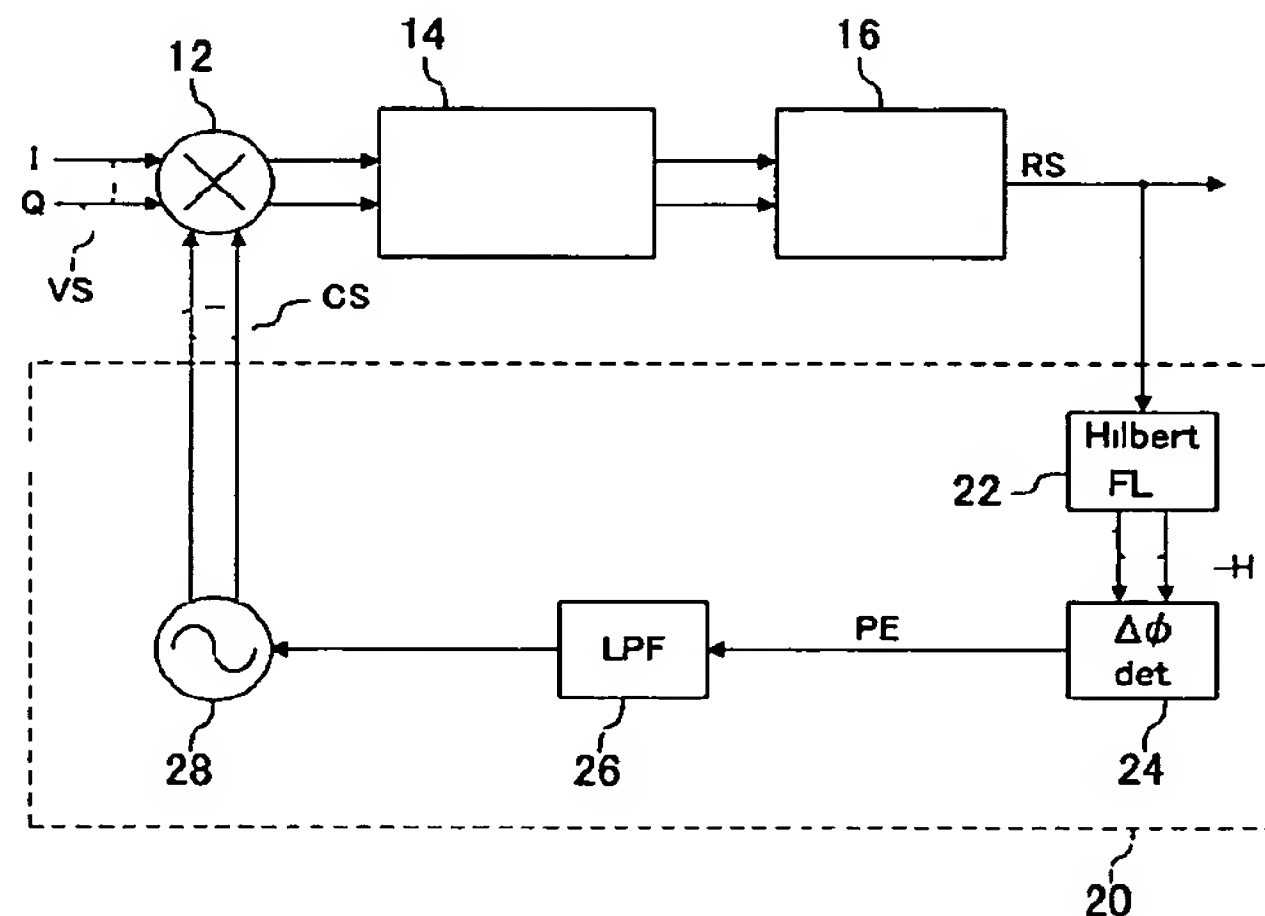
(51) 国際特許分類⁷: H04L 27/06, H04N 5/455, 9/66
(21) 国際出願番号: PCT/JP2005/014295
(22) 国際出願日: 2005 年 8 月 4 日 (04.08.2005)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権子ータ:
特願 2004-262202 2004 年 9 月 9 日 (09.09.2004) JP
(71) 出願人 (米国を除く全ての指定国について): 松下電
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-
TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大
字門真 1 0 0 6 番地 Osaka (JP).
(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 石井 竜次 (ISHII,
Tatsuji).

(74) 代理人: 前田 弘 , 外 (MAEDA, Hiroshi et al.); 〒
5410053 大阪府大阪市中央区木町 2 T 目 5 番 7 号
大阪丸紅ビル Osaka (JP).
(81) 指定国 (表示のない限り、全ての種類の国内保護
が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG,
BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK,
DM, DZ, EC, EE, EG, E_, FI, GB, GD, GE, GH, GM, HR,
HU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK,
LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX,
MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU,
SC, _D, _E, _G, _K, SL, _M, _Y, TJ, TM, TN, TR, T _
TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
(84) 指定国 (表示のない限り、全ての種類の広域保護が可
能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,
SL, SZ, TZ, UG, ZM, ZW), -x- ラシ T (AM, AZ, BY,
KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

/続葉有/

(54) Title: PHASE ERROR CORRECTION CIRCUIT

(54) 発明の名称: 位相誤差補正回路



14 SPECIFIC FREQUENCY COMPONENT REMOVING FILTER
16 WAVEFORM EQUALIZING SECTION
20 PHASE CORRECTION SIGNAL GENERATING SECTION

(57) Abstract: A phase error correction circuit comprises a complex rotation section for multiplying an inputted VSB (residual sideband) signal by a phase correction signal before output, a specific frequency component removing filter for removing a specific frequency component from the output of the complex rotation section before output, a waveform equalizing section for correcting waveform distortion of the output from the specific frequency component removing filter before output, and a phase correction signal generating section for detecting a phase difference based on the output from the waveform equalizing section and outputting a complex signal depending on the detected phase error as the phase correction signal.

(57) 要約: 位相誤差補正回路であって、入力された VSB (残留側波帯) 信号に位相補正信号を乗じて出力する複素回転部と、複素回転部の出力から特定の周波数成分を除去して出力する特定周波数成分除去フィルタと、特定周波数成分除去フィルタの出力に対して波形歪みの補正を行

/続葉有/



CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,
IS, IT, LT, LU, LV, MC, NL, PL, PT, R^o, SE, SI, UK, TR),
OAPI のF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

添付公開書類:
— 国際調査報告書

って出力する波形等化部と、波形等化部の出力に基づいて位相誤差を検出し、検出された位相誤差に応じた複素信号を前記位相補正信号として出力する位相補正信号生成部とを備える。